

**HOT-681V**  
**AGP-Mainboard**  
**basierend auf den**  
**PPGA Celeron Prozessor**  
*Deutsches Benutzerhandbuch*

## **FCC Bemerkung:**

Dieses Gerät hat in Tests die Grenzwerte eingehalten, die im Abschnitt 15 der FCC-Bestimmungen für digitale Geräte der Klasse B festgeschrieben sind. Diese Grenzwerte sehen für die Heiminstallation einen ausreichenden Schutz vor gesundheitsschädigenden Strahlen vor. Das Gerät erzeugt und verwendet hoch-frequente Schwingungen und kann sie ausstrahlen. Wenn es nicht nach den Anweisungen des Herstellers aufgestellt und betrieben wird, können Störungen im Radio- und Fernsehempfang auftreten. In Ausnahmefällen können bestimmte Installationen aber dennoch Störungen verursachen. Sollte der Radio- und Fernsehempfang beeinträchtigt sein, was durch Ein- und Ausschalten des Gerätes festgestellt werden kann, so empfiehlt sich die Behebung der Störung durch eine oder mehrere der folgenden Maßnahmen:

- Richten Sie die Empfangsantenne neu aus.
- Vergrößern Sie den Abstand zwischen Gerät und Empfänger.
- Stecken Sie den Netzstecker des Gerätes in eine andere Steckdose ein, so daß das Gerät und der Empfänger an verschiedenen Stromkreisen angeschlossen sind.
- Falls erforderlich, sollten Sie Ihren Fachhändler oder einen erfahrenen Radio- und Fernsehtechniker zu Rate ziehen.

## **FCC Warnung**

Es wird darauf hingewiesen, daß Änderungen, die ohne ausdrückliche Zustimmung des Herstellers vorgenommen werden, dazu führen könnten, daß die FCC-Norm (wie oben angegeben) nicht mehr eingehalten wird.

*Bemerkung : Damit die FCC-Bestimmungen für ein Klasse-B-Gerät auch innerhalb eines Systems eingehalten wird, wird empfohlen geschirmte Anschlußkabel für Peripherie und Stromversorgung zu verwenden.*

## **CE Bemerkung:**

Zur Beurteilung der elektromagnetischen Verträglichkeit dieses Gerätes wurden folgende Normen herangezogen:

Störfestigkeit nach EN 50082-1: 1992 und Störaussendung nach EN 55022: 1987 Klasse B.

Die EG-Konformitätserklärung wurde von Shuttle Computer Handels GmbH ausgestellt.

## **Dieses Handbuch**

*Copyright 1999*

*Alle Rechte vorbehalten*

*Handbuch Version 1.0 (für Mainboard HOT-681V)*

*Inhaltliche Änderungen dieses Handbuchs behalten wir uns ohne Ankündigung vor.*

*Der Herausgeber dieses Handbuchs haftet nicht für Fehler oder Unterlassungen in diesem Handbuch und ist nicht verpflichtet, die hierin enthaltenen Informationen auf den neuesten Stand zu bringen.*

## **Geschützte Warenzeichen**

*Intel ist ein eingetragenes Warenzeichen der Intel Corporation*

*VIA ist ein eingetragenes Warenzeichen von VIA Technologies Inc.*

*PPGA Celeron Prozessor ist ein eingetragenes Warenzeichen der Intel Corporation*

*PC/AT ist ein eingetragenes Warenzeichen der International Business Machine Corporation.*

*PS/2 ist ein eingetragenes Warenzeichen der IBM Corporation.*

*Alle anderen in diesem Handbuch aufgeführten Marken und Produktnamen sind eingetragene Warenzeichen der jeweiligen Unternehmer.*

<b>VORWORT</b> .....	<b>4</b>
<b>KAPITEL 1 EINLEITUNG</b> .....	<b>5</b>
Spezifikation .....	5
Übersicht / Schaubild von HOT-681V .....	7
<b>KAPITEL 2 HARDWARE KONFIGURATION</b> .....	<b>8</b>
Der PPGA Celeron Prozessor .....	8
Jumper (Was ist das?) .....	9
Einstellung der CPU-Geschwindigkeit - JP5 und JP6 .....	9
Einstellung der CPU-Geschwindigkeit - Nach Prozessoren geordnet .....	10
CMOS löschen - JP9 .....	11
Einschalten über PS/2-Maus und/oder PS/2-Tastatur - JP2 .....	11
Flash EEPROM Programmierspannung - JP11 .....	12
Anschlüsse .....	13
Front Panel (Gehäuse) .....	13
Back Panel (Mainboard, hinten) .....	14
Weitere Anschlüsse .....	14
<b>KAPITEL 3 SPEICHER KONFIGURATION</b> .....	<b>16</b>
<b>KAPITEL 4 FLASH-PROGRAMM FÜR BIOS-UPDATE</b> .....	<b>17</b>
<b>KAPITEL 5 AWARD BIOS SETUP</b> .....	<b>19</b>
Das Hauptmenü .....	20
Standard CMOS Setup .....	22
BIOS Features Setup (Bios-spezifische Einstellungen) .....	24
Chipset Features Setup (Chipsatz-spezifische Einstellungen) .....	27
Power Management Setup (Stromspar-Funktionen) .....	30
PCI Configuration Setup (PCI und Plug&Play) .....	33
Integrated Peripherals (Integrierte Schnittstellen) .....	36
Password Setting (Paßwort) .....	39

# V

## VORWORT

HOT-681V ist eine hochintegrierte IBM PC/AT-kompatible Systemhauptplatine. Das Design ist so konzeptioniert worden, daß es sogar mit anspruchsvollsten Industrie-Anwendungen harmoniert.

Das Mainboard basiert auf VIA's VT82C693 AGP-Chipsatz, welcher PPGA Celeron Prozessoren mit MMX-Technologie für Taktfrequenzen bis zu 500 MHz unterstützt.

HOT-681V ist mit einem AGP-Steckplatz für fortschrittliche AGP-Grafikkarten ausgestattet. Die AGP-Technologie ermöglicht grafik-intensiven Anwendungen, wie z.B. 3D-Grafik, eine besonders leistungsfähige Schnittstelle zur Grafikausgabe. AGP ist unabhängig vom PCI-Bus und wurde ausschließlich für Grafikkarten entwickelt. Das HOT-681V Mainboard unterstützt 3,3V AGP-Geräte mit bis zu 133MHz Übertragungstaktrate, wodurch ein Datendurchsatz von bis zu 500 MB/sek möglich wird.

VIA's VT82C693 AGP-Chipsatz verfügt über ein Busmaster IDE-Kontroller mit zwei hochleistungs IDE-Schnittstellen, an denen bis zu vier IDE-Geräte angeschlossen werden können. Mit entsprechenden UltraDMA-Geräten sind Datentransferraten von bis zu 33 MB/sek möglich.

Der integrierte I/O-Kontroller bietet die üblichen Ein-/Ausgabe-Schnittstellen eines PCs:

Anschluß für Diskettenlaufwerke, Serielle FIFO-Schnittstellen, eine Infrarot-Schnittstelle (IrDA), eine SPP/EPP/ECP-fähige parallele Schnittstelle, zwei USB-Anschlüsse und PS/2-Anschlüsse für Maus und Tastatur.

HOT-681V verfügt über vier PCI-Steckplätze, die Daten-intensiven Funktionen wie Grafik-Verarbeitung eine hohe Bandbreite bieten. Außerdem sind 3 ISA-Steckplätze vorhanden.

Das HOT-681V-Mainboard ist eine Basis für ein preisgünstiges Hochleistungs-System mit guter Erweiterbarkeit für Komponenten. Durch seinen hochentwickelten Chipsatz und durch die Unterstützung des Intel PPGA Celeron Prozessors ist HOT-681V ein brandaktuelles Spitzenprodukt.

# 1

## EINLEITUNG

Das Design des HOT-681V Mainboards wurde für den anspruchsvollen PC-Anwender entwickelt, der ein sehr leistungsfähiges System mit vielen intelligenten Eigenschaften und kompakten Abmessungen benötigt:

### **VIA Chipsatz:**

Mit VIA VT82C693 AGP-Chipsatz (incl. Ein-/Ausgabesystem)

### **CPU Unterstützung:**

HOT-681V unterstützt folgende Intel PPGA Celeron Prozessoren:  
300, 333, 366 und 400 MHz mit 66MHz Systemtakt und  
350, 400, 450 und 500 MHz mit 100MHz Systemtakt.

### **Vielfältige Speicher-Unterstützung**

Das HOT-681V Mainboard ist mit drei DIMM-Steckplätzen ausgestattet, die SDRAM- oder EDO-Module bis zu einer Gesamtkapazität von 768MB aufnehmen können.  
Einstellbar für ECC-Unterstützung (Error Checking and Correction = Fehlerprüfung und -korrektur)

### **AGP Steckplatz:**

Bietet einen AGP (Accelerated Graphics Port) Steckplatz für entsprechende Grafikkarten. Dieser Steckplatz bietet insbesondere bei 3D-Anwendungen eine besonders hohe Grafik-Performance.

### **PCI and ISA Expansion Slots:**

ausgestattet mit vier 32-Bit PCI Steckplätzen und drei 16-Bit ISA Steckplätzen.

### **Integrierte Ein-/Ausgabe-Einheit:**

mit einer Schnittstelle für Diskettenlaufwerke, PS/2-Anschlüsse für Maus und Tastatur, zwei schnelle serielle Schnittstellen (Fifo, 16550-komp.) und einer parallelen Schnittstelle (SPP, ECP, EPP). Die zweite serielle Schnittstelle läßt sich wahlweise als COM2 oder als Anschluß für ein Infrarot-Modul zur drahtlosen Datenübertragung nutzen.

### **Integrierter PCI Bus Master IDE Controller:**

Zwei Ultra DMA/33 Bus Master IDE Schnittstellen unterstützen bis zu vier IDE-Geräte mit bis zu 33 MB/sek Datenübertragungsrate. Es werden die enhanced PIO-Modes 3 und 4, sowie Bus-Master-IDE-DMA-Mode-2-Geräte unterstützt.

### **Integrierter 20-Pin Anschluß für ATX-Netzteil:**

Durch Verwendung eines ATX-Netzteils unterstützt das Mainboard die Soft-On/Off-Funktion, z.B. Einschalten durch Modem oder Ausschalten nach Beenden von Windows 95.

### **System BIOS:**

Mit lizenziertem Award V4.51PG BIOS im einem Flash EEPROM.  
Unterstützt Green PC, DMI und ist gebündelt mit Symbios (NCR) SCSI BIOS zur Unterstützung kostengünstiger PCI-SCSI-Host-Adapter.

## **ACPI:**

Unterstützt ACPI (Advanced Konfiguration and Power Interface) Funktion. Durch ACPI stehen mehr Funktionen zum Energiesparen zur Verfügung, sofern das Betriebssystem "OS Direct Power Management" (OSPM) unterstützt.

## **Format, Abmessungen:**

ATX Format mit 30,5 cm x 17 cm.

## **Erweiterte Eigenschaften:**

**CPU Plug & Play** -- HOT-681V unterstützt die CPU Plug & Play Funktion: der Benutzer braucht den Systemtakt und CPU-Multiplikator nicht mehr einzustellen.

**Reduzierte Elektromagnetische Strahlung** -- bessere EMI-Werte durch 0,3% bis 0,5% Modulation des Systemtaktes und durch Abschalten des Taktsignals bei ungenutzten PCI- und DIMM-Steckplätzen.

**Zwei-Funktions-Ein/Aus-Schalter** -- das System kennt zwei Aus-Zustände: Suspend-Modus (höchste Stromsparfunktion) und Soft-Aus-Modus (System aus, Netzteil standby). Wenn der Ein/Aus-Schalter für weniger als 4 Sekunden gedrückt wird, dann wird das System in den Suspend-Modus versetzt. Bei längerem Drücken wird das System in den Soft-Aus-Modus versetzt.

**Einschalten bei Modem-Empfang** -- Das System kann automatisch eingeschaltet werden, falls ein angeschlossenes Modem aktiviert wird (z.B. bei Fax-Eingang).

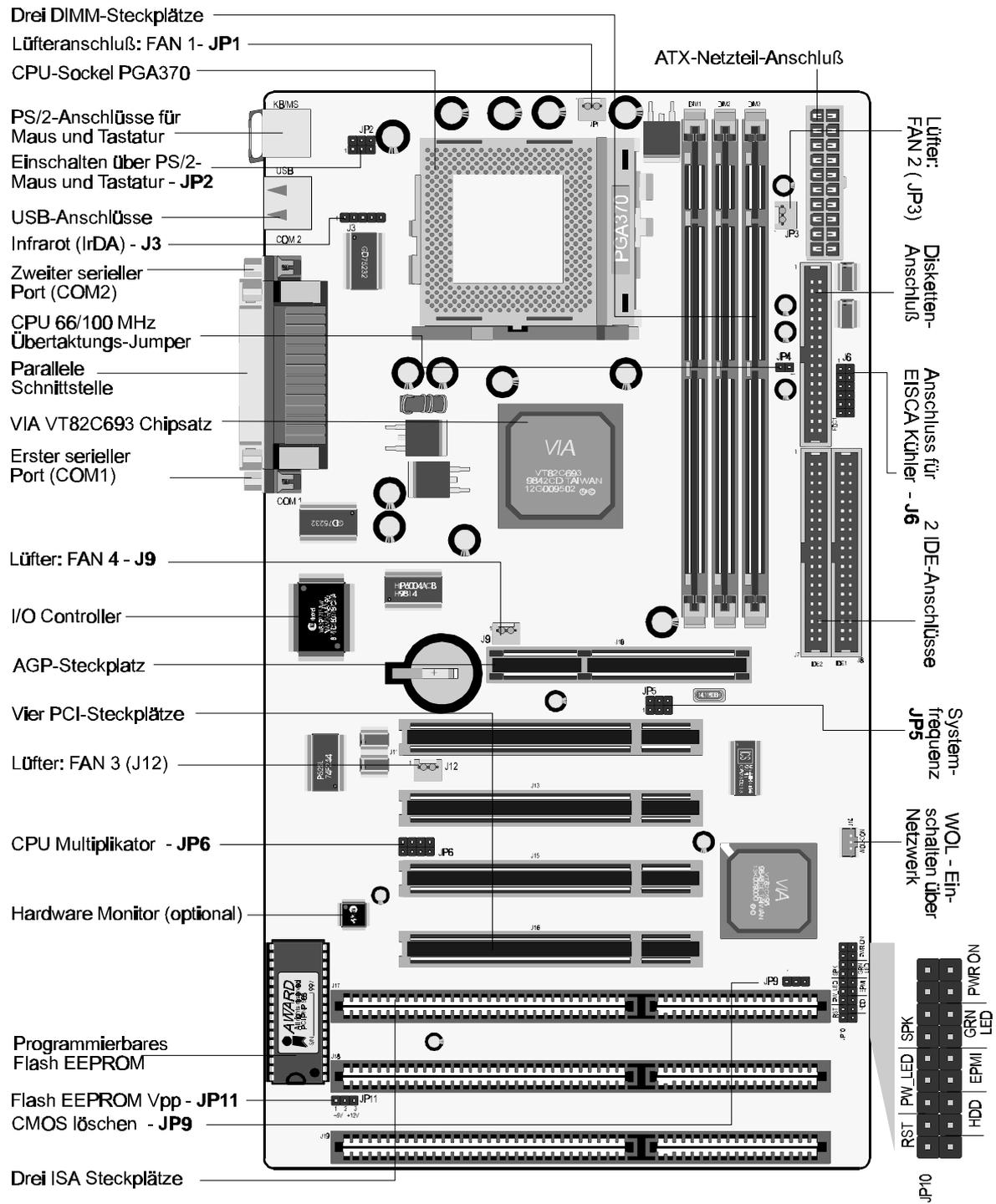
**Wake-On-LAN** -- Das System läßt sich automatisch über Netzwerk einschalten, wenn eine entsprechende Netzwerkkarte von Intel verwendet wird.

**Einschalten über PS/2 Tastatur & Maus** -- Das System läßt sich über PS/2-Tastatur (STRG + Funktionstaste) oder/und PS/2-Maus (Doppelklick) automatisch einschalten.

**Spannungs-Überwachung** -- Die Spannungspegel von System und CPU lassen sich messen und überwachen, um eine stabile Versorgung der Mainboard-Komponenten sicherzustellen. Überwacht werden können: V<sub>CORE</sub> und V<sub>TT</sub> für CPU, and +5V, +12V, -5V, -12V für System.

**Lüfter-Überwachung** -- Zur Vermeidung von Überhitzung des Prozessors, können die CPU-Lüfter bezüglich Umdrehungszahl und Funktion überwacht werden. Hierzu wird ein CPU-Lüfter mit RPM-Sensor benötigt.

# Übersicht / Schaubild von HOT-681V mit Anschlüssen



# 2

## HARDWARE KONFIGURATION

### Die Installation des PPGA Celeron Prozessors

Das HOT-681V Mainboard hat einen 370-Pin ZIF-Sockel (Socket370) für eine Intel PPGA Celeron CPU. Diese CPU sollte vor dem Einschalten unbedingt mit einem Propeller-Lüfter versehen werden, um Überhitzung zu vermeiden.

Damit die CPU installiert werden kann, muß das System vom Netz getrennt und geöffnet werden. Dann suche man den ZIF-Sockel (Socket370) und öffne ihn, indem der an diesem Sockel befindliche Hebel zunächst seitlich etwas weggebogen wird, um ihn dann um 90° hochzuklappen. Jetzt läßt sich die CPU in der korrekten Position einsetzen, wie es in Bild 2-1 dargestellt wird. Zur Orientierung nutze man die abgeschrägte Ecke der CPU, welche zum End des Hebels am Sockel zeigen muß. Man beachte, daß bei CPU und Sockel in den vier Ecken des quadratischen Pin-Rasters zwei Pins bzw. Löcher fehlen, wodurch ein verdrehtes Einsetzen unmöglich ist. Nach dem Einsetzen wird der Hebel wieder in die ursprüngliche Position gesetzt.

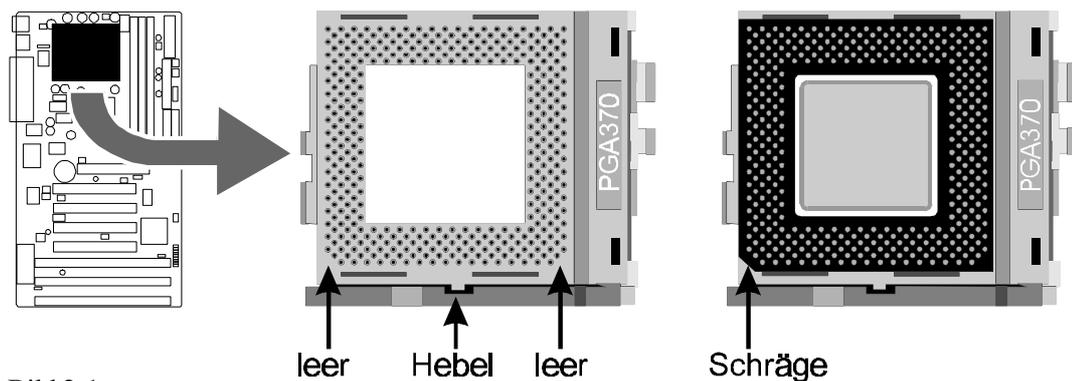


Bild 2-1

Nach dem Einsetzen der CPU sollte ein elektrischer CPU-Lüfter auf die Oberfläche der CPU montiert werden. Auf den metallischen Deckel der CPU ist zuvor etwas Wärmeleitpaste zu streichen.

(Bild 2-2 und 2-2)

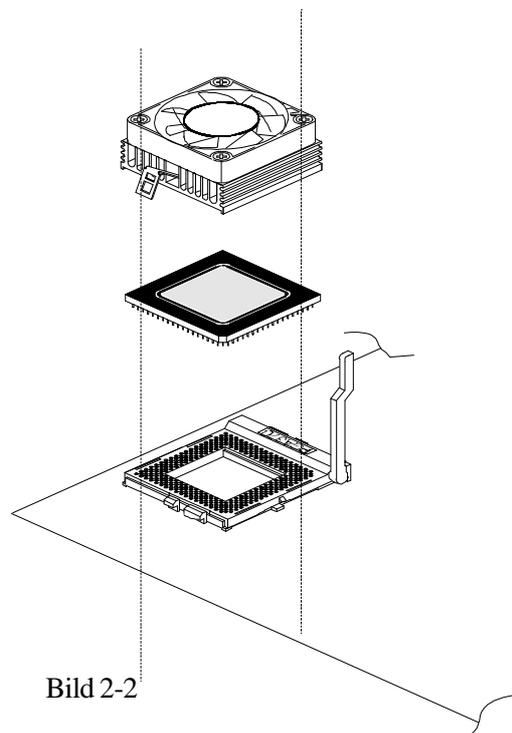


Bild 2-2

## Jumper (Was ist das?)

Verschiedene Hardware-Einstellungen werden auf dem Mainboard durch das Setzen von Jumpern (Kurzschluß-Kappen) auf Pins (elektrisch leitende Metallstifte) vorgenommen.

Jumper mit zwei Pins werden folgendermaßen dargestellt:

Geschlossen (Ein):  Geöffnet (Aus): 

## Einstellung der CPU-Geschwindigkeit - JP5 und JP6

Das HOT-681V Mainboard hat einen einstellbaren Taktgenerator.

Mit dem 6-Pin-Jumper JP5 läßt sich die Systemfrequenz (Systemtakt) auf Werte von 66 bis 133 MHz einstellen. Mit dem 8-Pin-Jumper JP6 läßt sich das Frequenzverhältnis zwischen interner Prozessorfrequenz und Systemtakt (CPU Multiplikator) auf Werte von 3,5 bis 8 einstellen.

Bild 2-3 zeigt die Positionen von JP5 und JP6 auf dem Mainboard.

Tabelle 2-1 zeigt die Einstellungen für den Systemtakt mit Jumper JP5

Die Tabellen 2-2, 2-3 und 2-4 zeigen die mit Jumper JP6 einstellbaren CPU-Multiplikatoren.

Systemtakt	JP5
66 MHz	
75 MHz	
83 MHz	
100 MHz	
103 MHz	
112 MHz	
133 MHz	

Tabelle 2-1

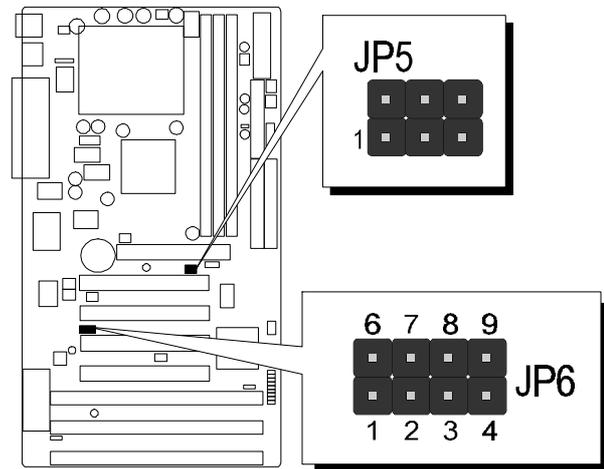


Bild 2-3

Multiplikator	JP6	(100) MHz
3,5 X		350
4 X		400
4,5 X		450
5 X		500

Tabelle 2-2

Multiplikator	JP6	(66) MHz
4,5 X		300
5 X		333
5,5 X		366
6 X		400

Tabelle 2-3

Multiplikator	JP6	(66) MHz
6,5 X		433
7 X		466
7,5 X		500
8 X		

Tabelle 2-4

## Einstellung der CPU-Geschwindigkeit - nach Prozessoren geordnet

Tabelle 2-5 zeigt in übersichtlicher Weise, wie Systemtakt (JP5) und Multiplikator (JP6) für den jeweiligen PPGA Celeron Prozessor von 300 bis 500 MHz eingestellt werden müssen.

Prozessor	Systemtakt JP5	Multiplikator JP6
300 MHz (66MHz x 4.5)		
333 MHz (66MHz x 5)		
366 MHz (66MHz x 5.5)		
400 MHz (66MHz x 6)		
350 MHz (100MHz x 3.5)		
400 MHz (100MHz x 4)		
433 MHz (66MHz x 6.5)		
450 MHz (100MHz x 4.5)		
466 MHz (66MHz x 7)		
500 MHz (66MHz x 7.5)		
500 MHz (100MHz x 5)		

Tabelle 2-5

### Spezieller Tip zur Übertaktung der CPU

Das HOT-681V Mainboard unterscheidet automatisch Prozessoren, die für 66MHz Systemtakt spezifiziert sind von 100MHz-Typen. Der einstellbare Bereich für den Systemtakt beschränkt das Mainboard für 66MHz-Typen normalerweise auf Werte unterhalb 100MHz, so daß die Einstellungen 100 bis 133 MHz nicht zur Verfügung stehen.

Öffnet man jedoch **Jumper JP4**, dann läßt sich ein 66MHz-Prozessor mit Jumper JP5 auch auf 100MHz Systemtakt einstellen. Zum Beispiel läßt sich so eine 333MHz (66MHz x 5) auf 400MHz (100MHz x 4) übertakten, falls sich der Multiplikator überhaupt verändern läßt.

Ein sicherer Betrieb kann hierbei nicht gewährleistet werden. Es wird empfohlen, JP4 geschlossen zu halten.

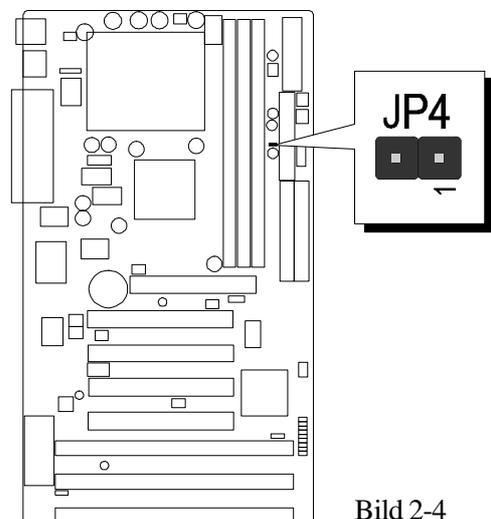


Bild 2-4

## CMOS löschen - JP9

Mit Jumper **JP9** läßt sich der CMOS-Speicher des Mainboards zurücksetzen. Dieser Speicherbereich befindet sich im Giga I/O Chip.

Dieser Löschvorgang wird wie folgt durchgeführt:

- 1) PC ausschalten,
- 2) Jumperkappe von JP9 Position 1-2 entfernen,
- 3) Jumperkappe für einige Sekunden auf JP9 Position 2-3 setzen,
- 4) Jumperkappe von JP9 Position 2-3 wieder entfernen,
- 5) Jumperkappe auf JP9 Position 1-2 wieder setzen,
- 6) PC einschalten.

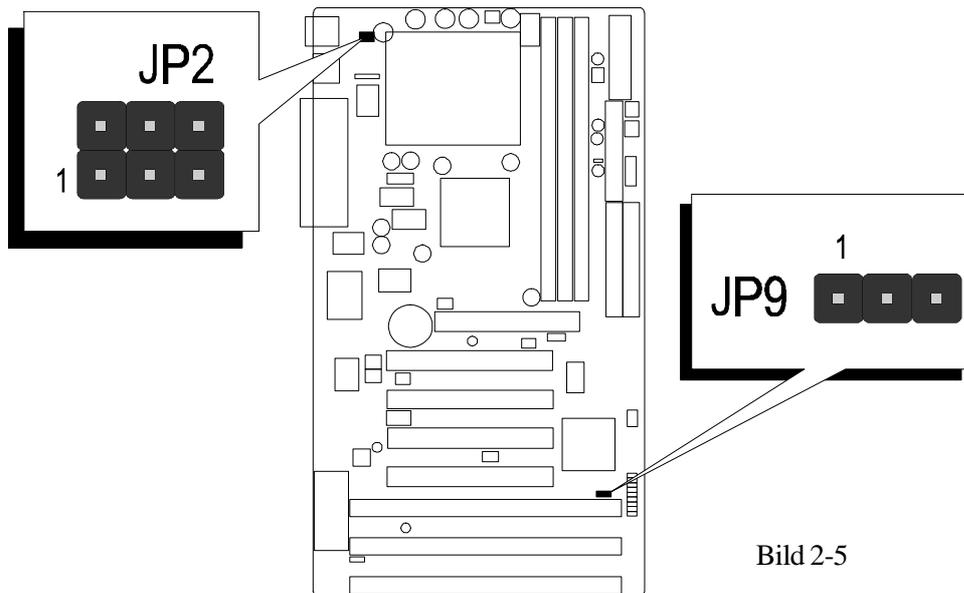


Bild 2-5

## Einschalten über Tastatur und/oder PS/2 Maus - JP2

Das HOT-681V Mainboard läßt sich über die angeschlossene Tastatur und/oder PS/2-Maus einfach einschalten. Bei entsprechender Konfiguration braucht der Anwender nur die eingestellte Tastenkombination (STRG + Funktionstaste) einzugeben oder einen Doppelklick mit der PS/2-Maus auszuführen, um das Mainboard einzuschalten.

**(Bemerkung: Das Einschalten über eine serielle Maus wird nicht unterstützt)**

Zur Konfiguration der Einschaltfunktion sind folgende Einstellung notwendig:

- 1) Jumper JP2 entsprechend Tabelle 2-2 (unten)
- 2) Bios-Einstellungen "POWER ON Function" in der Kategorie "Integrated Peripherals" (s. S. 37)

Einschalten über PS/2-Maus oder Tastatur - JP2			
Kein Einschalten über PS/2-Maus und Tastatur	2 4 6 <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> 1 3 5	Einschalten über PS/2-Maus	2 4 6 <input type="checkbox"/> <input checked="" type="checkbox"/> <input type="checkbox"/> 1 3 5
Einschalten über PS/2-Maus und Tastatur	2 4 6 <input type="checkbox"/> <input checked="" type="checkbox"/> <input checked="" type="checkbox"/> 1 3 5		

Tabelle 2-2

## Flash EEPROM Programmierspannung - JP11

Das HOT-681V Mainboard ist mit einem Flash EEPROM für das BIOS bestückt. Das BIOS enthält Software für den Bootvorgang, Selbsttest, Initialisierung der Hardware, grundlegende Ein-/Ausgabe-Routinen, usw. Mit einem Flash-Programm läßt sich die BIOS-Version des HOT-681V Mainboards erneuern.

Mit JP12 kann die Programmierspannung auf 5 oder 12 Volt eingestellt werden.

 JP11 Pin **1-2** geschlossen für **5V** Programmierspannung  
(Hersteller: SST, Winbond, Atmel)

 JP11 Pin **2-3** geschlossen für **12V** Programmierspannung  
(Hersteller: MX, i = Intel)

Bild 2-6 zeigt die Position von Jumper JP11.

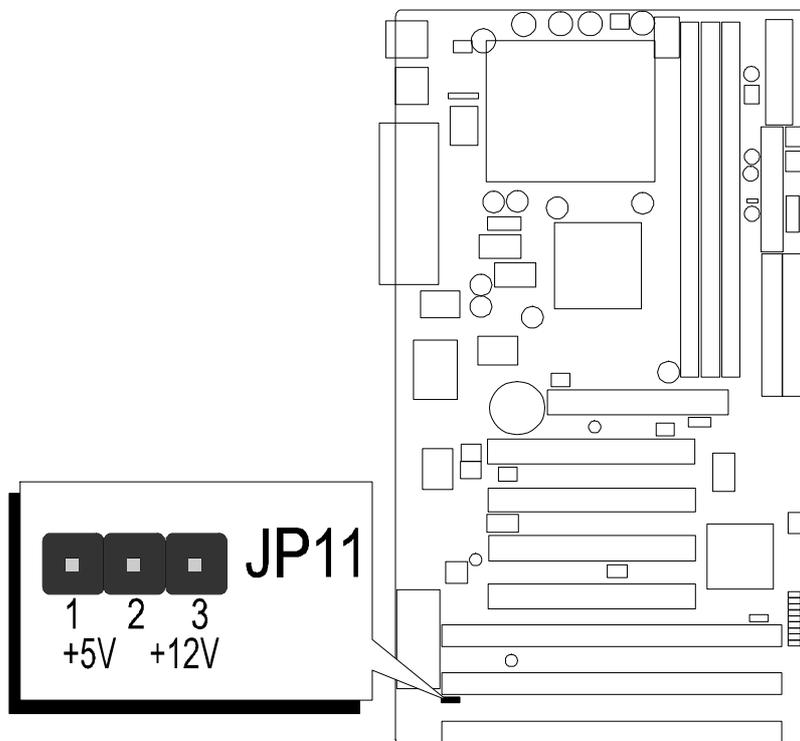


Bild 2-6

# Anschlüsse

## Front Panel Anschlüsse am Gehäuse (JP10)

### Lautsprecher - SPEAKER

Der Lautsprecher vom PC-Gehäuse kann an den 4-Pin-Anschluß "SPEAKER" angeschlossen werden.

### IDE-Festplatten Leuchtdiode - IDE LED

Die Leuchtdiode, die Aktivitäten des onboard IDE-Kontrollers anzeigt, wird an den 2-Pin-Anschluß "IDE LED" angeschlossen.

### ATX-Ein/Aus-Taster - PW ON

An den 2-Pin-Anschluß "PW ON" läßt sich ein Taster (nicht rastend) anschließen, mit dem das ATX-Netzteil ein- und ausschalten läßt.

### Hardware Reset - RST

Der Reset-Taster vom Gehäuse ist mit 2-Pin-Anschluß "RST" zu verbinden. Das Überbrücken der Kontakte bewirkt ein Neustart des Systems.

### Betriebsanzeige - PW LED

Die Leuchtdiode zur Betriebsanzeige des Systems (Power LED) ist an den 3-Pin-Anschluß "PW LED" anzuschließen.

### EPMI-Anschluß - EPMI

An den Anschluß "EPMI" läßt sich ein Taster für die Hardware System Management Schnittstelle anzuschließen. Per Tastendruck kann dann das System in den Stromsparmodus gefahren werden. Bei nochmaligem Tastendruck wacht das System wieder auf.

### Green-LED - GRN LED

Schließt man an "GRN LED" eine Leuchtdiode (Green LED) an, so signalisiert diese durch Leuchten, daß der Stromsparmodus zur Zeit aktiv ist.

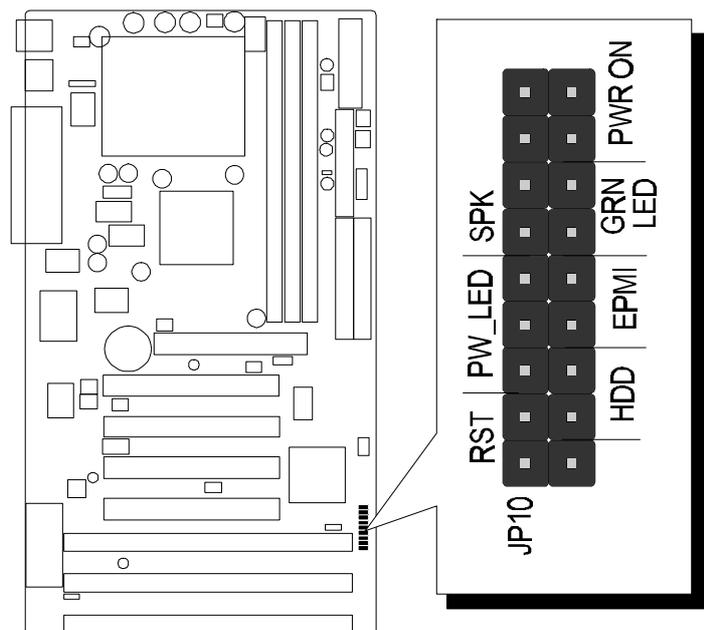


Bild 2-7

## Back Panel Anschlüsse (Mainboard, hinten)

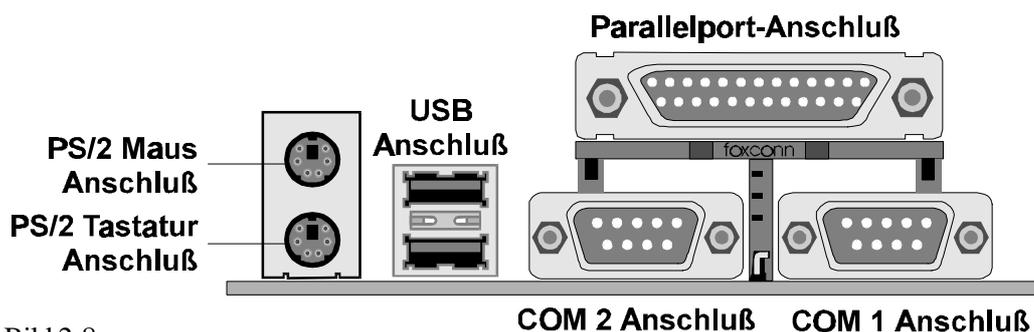


Bild 2-8

### Anschlüsse für die Serielle Schnittstellen (COM1/COM2)

Geräte mit serieller Schnittstelle können an die 9-poligen Sub-D-Buchsen "COM1" und "COM2" angeschlossen werden.

### Anschluß für PS/2 Tastatur & PS/2 Maus

Zum Anschluß von PS/2-Maus und PS/2-Tastatur sind entsprechende 6-polige PS/2-Buchsen auf der Rückseite des Mainboards vorhanden. Die untere Buchse ist für die PS/2-Tastatur, oben wird die PS/2-Maus angeschlossen.

### Anschluß für die Parallele Schnittstelle

Auf der Rückseite des Mainboards befindet sich eine 25-polige Sub-D-Buchse für Geräte mit paralleler Schnittstelle.

### Anschlüsse für den Universellen Seriellen Bus (USB1/USB2)

Auf der Rückseite des Mainboards befinden sich zwei 4-polige Buchsen zum Anschluß von USB-Geräten.

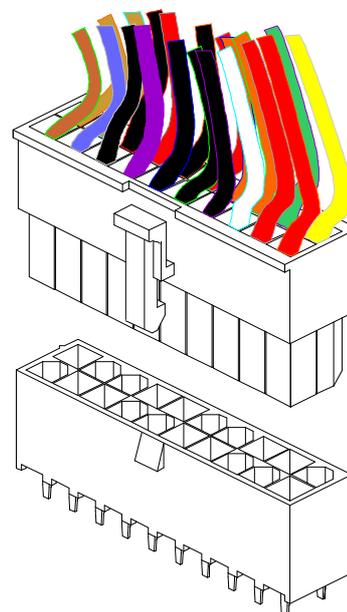


Bild 2-9

### Weitere Anschlüsse

#### Anschluß für ATX-Netzteil - J4

J4 ist eine 20-polige Buchse zum Anschluß eines ATX-Netzteils. Beim Einstecken auf die Ausrichtung achten (einhackender Verschlussmechanismus siehe Abbildung 2-9). Den Stecker fest hineindrücken, damit alle Kontakte sicher verbunden sind.

#### Infrarot-Anschluß - J3

Das Mainboard HOT-681V verfügt über einen 5-Pin-Anschluß J3 für Infrarot-Geräte. Diese Schnittstelle erlaubt drahtloses Senden und Empfangen von Daten entsprechend Spezifikation ASKIR und HPSIR. Bild 2-10 zeigt die Anschlußbelegung von JP4.

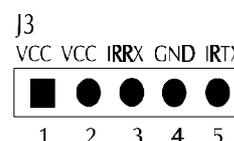


Bild 2-10

## Anschlüsse für CPU-, Gehäuse- u. AGP-Lüfter (JP1, JP3, J12, J9)

Das Mainboard HOT-681V ist mit vier Anschlüssen 12V-Lüfter ausgestattet: "JP1" und "JP3" für den CPU-Lüfter, "J12" für das ein Gehäuse-Lüfter und "J9" für einen Lüfter, der das Grafikchip einer AGP-Karte kühlt. Anschluß und Kabel des Lüfters ist herstellerabhängig und kann verschieden sein. Die rote Leitung sollte mit +12V und die schwarze mit Masse (GND) verbunden werden.

## Wake-On-LAN Anschluß - J14

Der 3-Pin-Anschluß "Wake-On-Lan" (WOL) kann mit einer entsprechenden Netzwerkkarte verbunden werden, die diesen Intel-Standard unterstützt. Hierüber wird das Einschalten des Rechners über Netzwerk gesteuert.

## Enhanced IDE und Disketten-Anschluß

Das Mainboard HOT-681V wird mit Flachbandkabel für IDE-Festplatten (1 x 40pol.) und Diskettenlaufwerke (1 x 34polig) ausgeliefert. Die rot markierte Ader beim Flachbandkabel ist das erste Pin. Beim Anschließen ist darauf zu achten, daß diese Markierung in die Pin-1-Richtung des entsprechenden Anschlusses auf dem Mainboard zeigt.

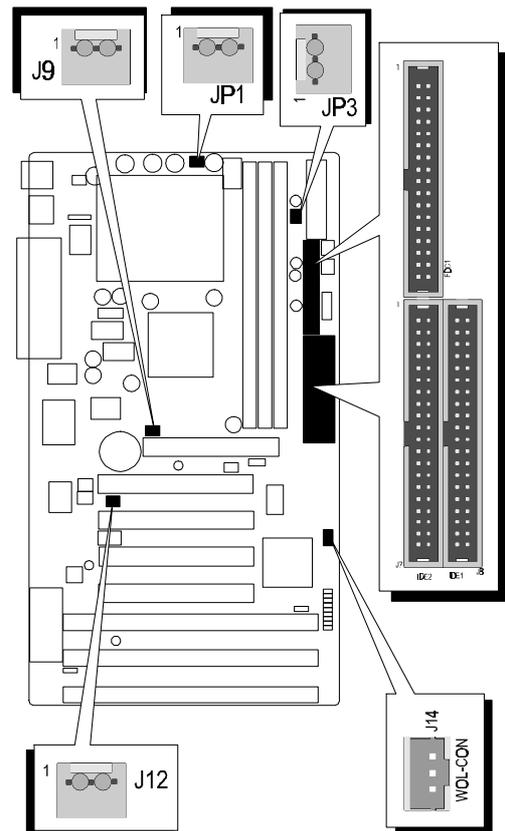


Bild 2-10

# 3

## Speicher Konfiguration

Das HOT-681V Mainboard hat drei 168-Pin DIMM-Sockel, in welche zwischen 8 MB und 768 MB SDRAM-Speicher bestückt werden können. Jeder DIMM-Sockel unterstützt 3,3V-Module SDRAM der Größen 8, 16, 32, 64, 128 und 256 MB, die einseitig oder zweiseitig bestückt sein können.

Die drei DIMM-Sockel sind in drei Speicherbänke organisiert, d.h.: jeder Sockel entspricht einer Speicherbank. Jede Speicherbank hat einen 64 bzw. 72 Bit breiten Datenpfad (64 Bit, falls ohne Paritätsbit).

Das HOT-681V Mainboard unterstützt optional Fehlererkennung und Fehlerkorrektur (EC = Fehlererkennung, ECC = Fehlererkennung und -korrektur). Mit dieser im Bios-Setup einstellbaren Option soll die Datensicherheit und Speicher-Integrität erhöht werden. Im EC-Modus werden einfache und mehrfache Fehler während des Lesens erkannt und im ECC-Modus kann außerdem eine 1-Bit-Fehlerkorrektur durchgeführt werden.

Um die Fehler-Erkennung und -Korrektur durchführen zu können, sind echte 32-Bit Parity-Module auf allen bestückten DIMM-Sockeln erforderlich. Hierfür sind Module nicht geeignet, bei welchen das Parity-Bit mittels einer TTL-Schaltung künstlich generiert wird, so daß hierfür keine echte Speicherstelle genutzt wird.

***Jede Bank kann (aber muß nicht) bestückt werden. Folgende Tabelle listet die möglichen Kombinationen auf:***

DIMM Sockel	Speichermodule	Anzahl
DIMM 0	8MB, 16MB, 32MB, 64MB, 128MB, 256MB 168-pin 3,3V SDRAM DIMM	1 x
DIMM 1	8MB, 16MB, 32MB, 64MB, 128MB, 256MB 168-pin 3,3V SDRAM DIMM	1 x
DIMM 3	8MB, 16MB, 32MB, 64MB, 128MB, 256MB 168-pin 3,3V SDRAM DIMM	1 x

Tabelle 3-1

# 4

## Programm zum Bios-Update

Dieses Kapitel behandelt in kurzen Zügen die Benutzung des "Flash Memory Writer" Programms von Award, womit das Bios des Mainboards durch eine neuere Version ersetzt werden kann. In der folgenden Beschreibung, wird die zu programmierende Datei "test.bin" genannt, und als Dateiname für die Sicherung des alten Bios wird als Beispiel "test.bin" gewählt. Diese Namensvergabe ist keinesfalls zwingend; im Anwendungsfall wird zumindest die zu programmierende Datei meist anders heißen als "test.bin".

### Wie beginnt man das Update?

1. Am DOS-Prompt "awdfash" eingeben und Eingabetaste drücken, um das Flash-Programm zu starten.
2. Nach dem Programmstart sieht man das Hauptmenü.
3. Den Cursor zur Eingabezeile "File Name to Program:" (= zu programmierende Datei) bewegen.
4. Eingeben von "test.bin" und Eingabetaste drücken.
5. Nun ist die Frage zu beantworten, die unten im Menüfenster erscheint:

```
FLASH MEMORY WRITER v5.5
Copyright (C) 1996-1997, Award Software, Inc.
-----
For 8-i440EX-M5135-2A69JH2DC  DATE: 04/20/19
Flash Type - WINBOND 29EE011 /5U

File Name to Program : test.bin

-----
Error Message: Do You Want To Save Bios (Y/N)
```

“Do You Want to Save BIOS (Y/N)?“ (= möchten Sie das alte BIOS sichern?).

Im folgenden werden beide Auswahlmöglichkeiten behandelt.

### Falls “Nein” (No)

Das alte Bios soll nicht als Datei gesichert werden:

1. "N" eingeben und Eingabetaste drücken.
2. Jetzt erscheint die Frage: “Are You Sure to Program?“ (= Sind Sie sicher, daß der Programmiervorgang jetzt gestartet werden soll?)
3. Bei "N"<Eingabetaste> wird das Programm abgebrochen und bei "Y"<Eingabetaste> wird die zuvor angegebene BIOS-Datei in das Flash-EPROM programmiert.

### Falls "Ja" (Yes)

Das alte Bios soll nicht als Datei gesichert werden:

1. "J" eingeben und Eingabetaste drücken.
2. Den Cursor zur Eingabezeile "File Name to Save:" (Name der Sicherungsdatei) bewegen.
3. Geben Sie als Dateinamen "681V.old" ein und drücken die Eingabetaste.  
(Danach wird das alte Bios, mit dem der Rechner bis jetzt noch arbeitet, in eine Datei abgespeichert, für dessen Namen "681V.old" ausgewählt worden ist.)
4. Jetzt erscheint die Frage: **"Are You Sure to Program?"**  
(= Sind Sie sicher, daß der Programmiervorgang jetzt gestartet werden soll?)

```
FLASH MEMORY WRITER v5.5
Copyright (C) 1996-1997, Award Software, Inc.
-----
For 8-i440BX-M5135-2A69JH2DC  DATE: 04/20/19
Flash Type - WINBOND 29EE011 /5U

File Name to Program : test.bin
File Name to Save    : 681V.old

-----
Error Message:
```

5. Bei "N" <Eingabetaste> wird das Programm abgebrochen und bei "Y" <Eingabetaste> wird die zuvor angegebene BIOS-Datei in das Flash-EPROM programmiert.
6. Jetzt abwarten, bis der Programmiervorgang abgeschlossen ist.
7. Erst nachdem die Meldung erscheint: "Power Off or Reset System" (System abschalten oder Reset durchführen), ist der Rechner auszuschalten.
8. Danach kann der Rechner wieder eingeschaltet werden. Zunächst ist mit der "Entf"- (bzw. "Del"-) Taste das Bios-Setup aufzurufen und "Load Bios Defaults" (Standard-Einstellungen setzen) durchzuführen; anschließend sind eventuell weitere Einstellungen vorzunehmen.

Benutzerhinweise zur Anwendung des Flash-Programms werden auch angezeigt, wenn "awdfash /?" <Eingabetaste> eingegeben wird.

### Bemerkung zum Award Flash-Programm

Das Award Flash-Programm arbeitet nicht zusammen mit Speichermanagern wie **EMM386** oder **QEMM**. Führt man "awdfash" trotzdem aus, so erscheint die Abbruchmeldung:

**"Error Message: Fail — Due to EMM386 or QEMM !"**

# 5

## BIOS SETUP

Das System-BIOS des Mainboards HOT-681V hat ein eingebautes SETUP-Programm, welches dem Anwender erlaubt, grundlegende Einstellungen für das System vorzunehmen. Diese Konfigurationsdaten werden in einen Batterie-gepufferten Speicherbereich geschrieben, so daß sie auch nach dem Ausschalten nicht verloren gehen.

### SETUP-Programm aufrufen

Das SETUP-Programm wird aufgerufen, indem unmittelbar nach dem Einschalten des Computers die <Entf> (engl. <Del>) -Taste gedrückt wird.

Nach dem Einschalten des Computers wird ein Selbsttest (POST = Power On Self Test) gefahren, während dessen am unteren Bildschirmrand für kurze Zeit folgende Aufforderung steht:

**TO ENTER SETUP BEFORE BOOT PRESS CTRL-ALT-ESC OR DEL KEY**

(übersetzt: **Um vor dem Boot-Vorgang ins Bios zu gelangen, drücken Sie "STRG-ALT-ESC" oder "ENTF"**)

Man kann also auch das SETUP-Programm aufrufen, indem man während dieser Aufforderung gleichzeitig "STRG-ALT-ENTF" oder einfach "ENTF" drückt.

Falls die Meldung verschwindet, bevor Sie reagieren konnten, müssen Sie den Rechner neu starten, indem Sie ihn kurz ausschalten oder einfach die RESET-Taste drücken.

Falls die Taste nicht zum richtigen Zeitpunkt gedrückt wird und das System nicht bootet, erscheint eine Fehlermeldung und die Aufforderung:

**PRESS F1 TO CONTINUE, CTRL-ALT-ESC OR DEL TO ENTER SETUP**

(übersetzt: **Drücken Sie "F1", um fortzufahren und "STRG-ALT-ESC" oder "DEL", um das SETUP-Programm aufzurufen**)

## Das Hauptmenü (Main Menu)

ROM PCI/ISA BIOS (2A6LGH2A)  
CMOS SETUP UTILITY  
AWARD SOFTWARE, INC.

STANDARD CMOS SETUP	INTEGRATED PERIPHERALS
BIOS FEATURES SETUP	SUPERVISOR PASSWORD
CHIPSET FEATURES SETUP	USER PASSWORD
POWER MANAGEMENT SETUP	IDE HDD AUTO DETECTION
PNP/PCI CONFIGURATION	SAVE & EXIT SETUP
LOAD BIOS DEFAULTS	EXIT WITHOUT SAVING
LOAD SETUP DEFAULTS	
Esc : Quit	↑ ↓ → ← : Select Item
F10 : Save & Exit Setup	(Shift)F2 : Change Color

### Standard CMOS setup

Dieser Bildschirm beinhaltet alle Punkte eines Standard-BIOS Setups.

### BIOS features setup

Dieser Bildschirm beinhaltet alle speziellen Punkte des Award-BIOS Setups.

### Chipset features setup

Dieser Bildschirm beinhaltet alle Punkte des Chipsatz Setups.

### Power Management setup

Dieser Bildschirm beinhaltet alle Punkte des Power Management Setups.

### PnP/PCI Configuration setup

Mit dieser Option wird der Wert des Latency-Timers (Angabe in PCI Bus Blöcken) für den PCI-Bus-Master festgelegt. Außerdem werden auf dieser Seite die IRQ-Einstellungen vorgenommen. Beim Hochfahren des Rechners werden Standard-Einstellungen wirksam.

### Load BIOS Defaults

Mit dieser Option werden die Einstellungen vorgenommen, mit denen das System optimal eingestellt ist. Nach dieser Einstellung kann man jedoch die Werte in jedem SETUP-Menü wieder nach Belieben ändern.

### Load Setup Defaults

Mit dieser Option werden die Einstellungen vorgenommen, um ein sicheres Hochfahren des Systems zu ermöglichen. Nach dieser Einstellung kann man jedoch die Werte in jedem SETUP-Menü wieder nach Belieben ändern.

## **Integrated Peripherals**

Diese Setup-Seite enthält alle Einstellmöglichkeiten für die Schnittstellen des Mainboards.

## **IDE HDD auto detection**

Mit diesem Punkt können die IDE Festplatten Parameter automatisch festgestellt werden.

## **Supervisor Password / User Password**

Mit der Option "Security Option" im "Bios Features Setup" läßt sich einstellen, ob ein eventueller Paßwortschutz nur für das Bios-Setup-Programm wirksam sein soll (Auswahl "Setup") oder bei jedem Neustart des Rechners (Auswahl "System").

Falls ein Paßwortschutz gewünscht wird, wählt man zum Einrichten meistens die Option "Supervisor Password". Nach der Eingabe des neuen Paßwortes, muß es zur Bestätigung erneut eingegeben werden.

In einigen Fällen kann es sinnvoll sein ein zweites Paßwort einzugeben: "User Passwort". Gelangt man mit diesem Paßwort ins Bios-Setup, so stehen nur noch die Optionen "User Password", "Save & Exit Setup" und "Exit Without Saving" zur Verfügung.

Man löscht ein Paßwort, indem als neues Paßwort einfach kein Buchstabe ein -gegeben wird, sondern die Eingabetaste gedrückt wird. Wird das Rechner gehäuse geöffnet, dann können sämtliche Bios-Einstellungen (und somit auch Paßwörter) mit dem Jumper "Clear CMOS" gelöscht werden. Standardmäßig sollten bei Auslieferung des Mainboards keine Paßwörter im Bios gesetzt sein.

## **Save & Exit setup**

Speichert die CMOS -Werte und beendet das Setup.

## **Exit without saving**

Beendet das Bios-Setup-Programm ohne die Änderungen der CMOS-Werte abzuspeichern.

## Standard CMOS Setup

ROM PCI/ISA BIOS (2A6LGH2A)  
STANDARD CMOS SETUP  
AWARD SOFTWARE, INC.

Date (mm:dd:yy) : Tue, Dec 29 1998								
Time (hh:mm:ss) : 14 : 9 : 48								
<b>HARD DISKS</b>	<b>TYPE</b>	<b>SIZE</b>	<b>CYLS</b>	<b>HEAD</b>	<b>PRECOMP</b>	<b>LANDZ</b>	<b>SECTOR</b>	<b>MODE</b>
Primary Master	: AUTO	0	0	0	0	0	0	AUTO
Primary Slave	: AUTO	0	0	0	0	0	0	AUTO
Secondary Master	: AUTO	0	0	0	0	0	0	AUTO
Secondary Slave	: AUTO	0	0	0	0	0	0	AUTO
Drive A : 1.44M, 3.5 in.								
Drive B : None								
Video	: EGA/UGA							
Halt On	: All Errors							
					Base Memory:	0K		
					Extended Memory:	0K		
					Other Memory:	512K		
					Total Memory:	512K		
ESC : Quit	↑ ↓ → ← : Select Item			PU/PD/+/- : Modify				
F1 : Help	(Shift)F2 : Change Color							

### Date

Das Datenformat ist <Wochentag>, <Monat> <Tag> <Jahr>. Drücken Sie <F3>, um sich den Kalender anzeigen zu lassen.

### Time

Das Zeitformat ist <Stunde> <Minute> <Sekunde>. Die Angabe erfolgt im gewöhnlichen 24-Stunden-Zyklus.

### Hard Disks Type

Dieser Punkt definiert den Festplattentyp, der am Computer angeschlossen ist. Es gibt jeweils 46 vordefinierte Typen und einen anwenderspezifischen Typ.

Drücken Sie "Bild hoch" (PgUp) oder "Bild abwärts" (PgDn), um eine Festplatten-Nummer auszuwählen, oder geben Sie die Nummer ein und drücken die Eingabetaste (Enter). Beachten Sie, daß die Spezifikation der jeweils angeschlossenen Festplatte mit den angezeigten Parametern übereinstimmen muß. Die Festplatte wird nicht einwandfrei arbeiten, wenn Sie hier falsche Einstellungen vornehmen. Falls der verwendete Festplatten-Typ nicht vordefiniert ist, kann man den USER-Typ wählen, um die Parameter selbst vorzugeben. In diesem Fall dient das Datenblatt zur Festplatte als Vorgabe für die Eintragungen.

Der Anwender kann auch die "AUTO"-Einstellung für den Festplatten-Typ wählen, dann versucht das Bios die Festplatten-Parameter während des Boot-Vorgangs selbst zu ermitteln.

Falls die Festplatte nicht installiert ist, ist "NONE" (= keine Festplatte) zu wählen.

### **Drive A type/Drive B type**

Hiermit werden die Eigenschaften der Diskettenlaufwerke A und B festgelegt, sofern sie im System installiert sind.

### **Video**

Hier wird der Grafikkarten-Typ für den Primären Monitor eingestellt. Die Auswahl muß mit der angeschlossenen Grafikkarte und dem Monitor übereinstimmen. Eventuell vorhandene zweite Grafikkarten bzw. Monitore bleiben unberücksichtigt.

### **Error halt**

Dieser Punkt legt fest, ob das System angehalten wird, falls während des Hochfahrens ein bestimmter Fehler festgestellt wird.

### **Memory**

Dieser Punkt dient lediglich zur Information. Die Speichergröße wird während der POST-Routine (Selbsttest nach dem Einschalten) automatisch festgestellt.

#### **Base Memory**

Der konventionelle Speicherbereich beträgt typischerweise 640 kB.

#### **Extended Memory**

Das BIOS ermittelt den vorhandenen "erweiterten Speicherbereich" während der POST-Routine. Er liegt von der CPU-Adressierung her betrachtet oberhalb der 1 MB Grenze.

## BIOS Features Setup

ROM PCI/ISA BIOS (2A6LGH2A)  
BIOS FEATURES SETUP  
AWARD SOFTWARE, INC.

Virus Warning	: Disabled	Video BIOS Shadow	: Enabled
CPU Internal Cache	: Enabled	C8000-CBFFF Shadow	: Disabled
External Cache	: Enabled	CC000-CFFFF Shadow	: Disabled
CPU L2 Cache ECC Checking	: Enabled	D0000-D3FFF Shadow	: Disabled
Quick Power On Self Test	: Enabled	D4000-D7FFF Shadow	: Disabled
Boot Sequence	: A,C,SCSI	D8000-DBFFF Shadow	: Disabled
Swap Floppy Drive	: Disabled	DC000-DFFFF Shadow	: Disabled
Boot Up Floppy Seek	: Enabled		
Boot Up NumLock Status	: On		
IDE HDD Block Mode	: Enabled		
Gate A20 Option	: Fast		
Memory Parity/ECC Check	: Disabled		
Typematic Rate Setting	: Disabled		
Typematic Rate (Chars/Sec)	: 6		
Typematic Delay (Msec)	: 250		
Security Option	: Setup	ESC : Quit	↑↓+* : Select Item
PCI/UGA Palette Snoop	: Disabled	F1 : Help	PU/PD/+/- : Modify
OS Select For DRAM > 64MB	: Non-OS2	F5 : Old Values (Shift)	F2 : Color
		F6 : Load BIOS Defaults	
		F7 : Load Setup Defaults	

### Virus Warning

Falls dieser Menüpunkt auf "Enabled" eingestellt ist, überwacht das Award-Bios den Boot-Sektor und die Partitions-Tabelle der Festplatte. Falls irgendein Programm den Versuch unternimmt, auf diese Bereiche zu verändern, wird die unten gezeigte Meldung ausgegeben und das System angehalten. Anschließend kann, falls notwendig, das Problem mit einem Anti-Virus-Programm lokalisiert und entfernt werden, bevor ein Schaden entsteht.

!WARNING!  
Disk boot sector is to be modified  
Type "Y" to accept write or "N" to abort write  
Award Software, Inc.

### CPU Internal / External Cache

Dieser Menüpunkt dient zum Ein- und Ausschalten des internen bzw. externen Caches. Das Einschalten bewirkt schnellere Zugriffe auf den Speicher.

### CPU L2 Cache ECC Checking (optional)

Falls statt der üblichen 64-Bit-Speichermodule zur Steigerung der Betriebssicherheit Module mit 72 Bit breitem Datenbus verwendet, läßt sich mit dieser Option Fehlererkennung und Fehlerkorrektur (EC = Fehlererkennung, ECC = Fehlererkennung und -korrektur) aktivieren.

### Quick Power On Self Test

Mit diesem Menüpunkt läßt sich die Dauer des Selbsttests nach dem Einschalten (POST = Power On Self Test) beeinflussen. Wird "Enabled" ausgewählt, werden einige Testroutinen verkürzt oder weggelassen.

### **Boot Sequence**

Dieser Punkt bestimmt, auf welchen Laufwerk der Computer zuerst nach dem Betriebssystem sucht. Die Grundeinstellung ist "A, C, SCSI", d.h. es wird versucht von einer Diskette in Laufwerk A zu booten; falls nicht vorhanden wird versucht von Laufwerk C zu booten; falls auch dies nicht vorhanden ist, wird versucht von SCSI zu booten. Das Bios unterstützt auch das Booten von CDROM. Die gewünschte Boot-Sequence (Reihenfolge) läßt sich aus einer Liste auswählen.

### **Swap Floppy Drive**

Steht diese Option auf "Enabled" (eingeschaltet), dann wird die Zuordnung der Disketten-Laufwerke A und B vom BIOS vertauscht, so daß DriveA: fortan mit B: angesprochen wird und umgekehrt.

### **Boot Up Floppy Seek**

Bei Aktivierung dieser Option erkennt das BIOS während des POST ob die Floppy 40 oder 80 Spuren hat.

### **Boot Up NumLock Status**

Diese Einstellung beeinflußt den Status der "Num Lock"-Umschalttaste der Tastatur. Ist der Status dieser Option "Enabled", läßt sich der Ziffernblock der Tastatur für numerische Eingaben nutzen, andernfalls stellt der Ziffernblock Positionsfunktionen zur Verfügung.

### **IDE HDD Block Mode**

Mit dieser Einstellung kann der Blockmodus für IDE-Festplatten aktiviert werden, um die Zugriffsgeschwindigkeit der Festplatte zu erhöhen. Falls der Blockmodus von der verwendeten Festplatte nicht unterstützt wird, dann ist diese Einstellung auf "Disabled" zu stellen.

### **Gate A20 Option**

Mit dieser Einstellung wird die Ansteuerungsart der A20-Leitung bestimmt. Diese Adreßleitung ist für Speicherzugriffe oberhalb 1 MByte notwendig und wurde anfangs über den Tastaturkontroller bedient. Heutzutage unterstützen Tastaturen diese Ansteuerung zwar noch, jedoch ist die Ansteuerung über eine im Chipsatz integrierte Funktion wesentlich schneller; man wählt hier also "Fast" aus.

### **Memory Parity/ECC Check**

Mit dieser Einstellung kann die Fehlerkontrolle für den Speicher eingeschaltet (enabled) oder ausgeschaltet (disabled) werden. (Nur bei Speichermodulen mit echtem Parity-Bit)

### **Typematic Rate Setting/Typematic Rate/Typematic Delay**

Falls der Anwender eine Taste permanent gedrückt hält, kann dies vom Bios als "Folge von Tasten-Anschlägen derselben Taste" umgedeutet werden. Falls die Option "Typematic Rate Setting" auf "Enabled" (eingeschaltet) steht, lassen folgende Werte beeinflussen:

**Typematic Rate:** Die Anzahl der Eingaben pro Sekunde, falls eine Taste permanent gedrückt gehalten wird.

**Typematic Delay:** Falls eine Taste permanent gedrückt wird, beginnt die Folge erst nach Ablauf einer bestimmten Zeit. Diese Zeitdauer wird hier in Millisekunden angegeben.

### **Security Option**

Diese Option erlaubt die Einschränkung des Zugriffs auf System und Setup, oder nur auf das Setup. (siehe auch unter Hauptmenü: Supervisor und User Password)

Falls "System" ausgewählt ist, wird der Anwender aufgefordert das richtige Paßwort einzugeben; andernfalls kann er das System nicht starten bzw. nicht ins Bios-Setup gelangen.

Falls "Setup" ausgewählt ist, gilt der Paßwort-Schutz nur für das Aufrufen des Bios-Setups.

### **PCI VGA Palette Snoop**

Diese Option muß auf "enabled" (eingeschaltet) eingestellt sein, falls eine MPEG ISA Karte im System installiert ist. Falls keine ISA MPEG Karte vorhanden ist, dann ist diese Option auf "disabled" (ausgeschaltet) zu stellen.

### **OS Select For DRAM > 64 MB**

Die Option "OS/2" muß eingestellt werden, falls unter dem Betriebssystem OS/2 auf mehr als 64 MB Speicher zugegriffen werden soll.

### **Video Bios Shadow**

Mit dieser Option wird bestimmt, ob das BIOS der Grafikkarte ins RAM kopiert wird. Die sogenannte "Video Shadow"-Funktion beschleunigt die Grafikausgabe.

### **C8000-CBFFF Shadow / DC000-DFFFF Shadow**

Auch andere Zusatzkarten können ROM-Speicher enthalten (z.B. SCSI-Host-Adapter). Die angegebenen ROM-Speicherbereiche lassen sich optional ins RAM kopieren, um die Zugriffsgeschwindigkeit zu erhöhen.

## Chipset Features Setup (Chipsatz-spezifische Einstellungen)

ROM PCI/ISA BIOS (2A6LGHZ2A)  
CHIPSET FEATURES SETUP  
AWARD SOFTWARE, INC.

Bank 0/1 DRAM Timing : SDRAM 10ns	CPU Warning Temperature : Disabled
Bank 2/3 DRAM Timing : SDRAM 10ns	Current System Temp. : XX°C/XX°F
Bank 4/5 DRAM Timing : SDRAM 10ns	Current CPU Temperature : XX°C/XX°F
SDRAM Cycle Length : 3	Current CPUFAN1 Speed : XXXXRPM
DRAM Clock : Host CLK	Current CPUFAN2 Speed : XXXXRPM
Memory Hole : Disabled	Current CPUFAN3 Speed : XXXXRPM
Read Around write : Disabled	IN0(U) : XX.XV IN1(U) : XX.XV
Concurrent PCI/Host : Disabled	IN2(U) : XX.XV + 5 U : XX.XV
System BIOS Cacheable : Disabled	+12 U : XX.XV -12 U : -XX.XV
Video RAM Cacheable : Disabled	- 5 U : -XX.XV
AGP Aperture Size : 64M	Shutdown Temperature : 60°C/140°F
AGP-ZX Mode : Enabled	
OnChip USB : Disabled	
Auto Detect DIMM/PCI Clk : Enabled	ESC : Quit ↑↓← : Select Item
Spread Spectrum : Disabled	F1 : Help PU/PD/+/- : Modify
	F5 : Old Values (Shift)F2 : Color
	F6 : Load BIOS Defaults
	F7 : Load Setup Defaults

### Bank 0/1 DRAM Timing

Der Wert in diesem Feld wird entsprechend dem verwendeten DRAM-Typ eingestellt: EDO oder SDRAM.

### SDRAM Cycle Length

Mit dieser Einstellung werden die Zyklusdauer für SDRAM-Zugriffe bestimmt.

Auswahl: 2,3.

### DRAM Clock

Hier wird der DRAM-Takt eingestellt, den das System für Lese- und Schreibzugriffe nutzen soll.

### Memory Hole

Zur Leistungssteigerung kann für spezielle ISA-Karten ein Speicherbereich reserviert werden.

### Read Around write

Hierbei handelt es sich um eine neue Cache-Technologie für den Video-Speicherbereich. Durch Zwischenspeicherung kann die Geschwindigkeit der Grafikausgabe enorm gesteigert werden. Falls das System nicht bootet oder die verwendete Grafikkarte dieses Leistungsmerkmal nicht unterstützt, dann ist diese Einstellung auf "Disabled" zu belassen.

### Concurrent PCI/Host

Hiermit kann eingestellt werden, ob während während der gesamten Dauer einer PCI-Operation der CPU-Bus abgeschaltet werden soll.

### **System BIOS Cacheable**

Hiermit wird bestimmt, ob der Adress-Bereich F000 bis FFFF des System-Bios vom Cache berücksichtigt werden soll oder nicht.

### **Video RAM Cacheable**

Hiermit wird bestimmt, ob der Adress-Bereich C000 bis C7FF des Video-Bios vom Cache berücksichtigt werden soll oder nicht.

### **AGP Aperture Size (MB)**

Mit dieser Option kann der Anwender den Speicherbereich zuordnet, der für Grafikkarten-Daten zur Verfügung stehen darf. Empfehlung: Voreinstellung.

### **AGP-2X Mode**

Mit dieser Einstellung läßt sicher der AGP-2X-Modus einschalten (enabled) oder abschalten (disabled). Unter der Web-Adresse [www.apgforum.org](http://www.apgforum.org) erhält man zu diesem Thema weitere Information.

### **OnChip USB**

Mit dieser Einstellung läßt sich die USB-Schnittstelle ein- und ausschalten.

### **Auto Detect DIMM/PCI Clock**

Durch Einschalten dieser Menüoption wird das Takt-Signal bei ungenutzten DIMM- und PCI-Steckplätzen abgeschaltet, um die Störstrahlung (EMI) zu vermindern.

### **Spread Spectrum**

Hiermit kann die "Spread Spectrum"-Option aktiviert werden. Durch Modulation des Systemtakts wird die elektromagnetische Ausstrahlung vermindert.

### **CPU Warning Temperature**

Falls das Mainboard mit Funktion zur Überwachung der CPU-Temperatur ausgestattet ist, dann kann hier die Temperatur-Grenze für die CPU eingestellt werden, ab der ein Alarm ausgelöst werden soll. Wird diese Temperatur-Grenze überschritten, dann vermindert das System die Taktfrequenz, damit einem CPU-Schaden durch Überhitzung vorgebeugt wird.

### **Current System Temp**

Falls das Mainboard mit Funktion zur Überwachung der CPU-Temperatur ausgestattet ist, dann kann hier die augenblickliche System-Temperatur abgelesen werden.

### **Current CPU Temperature**

Falls das Mainboard mit Funktion zur Überwachung der CPU-Temperatur ausgestattet ist, dann kann hier die augenblickliche Prozessor-Temperatur abgelesen werden.

### **Current CPUFAN1/2/3 Speed**

Das Mainboard kann die Umdrehungsgeschwindigkeit von drei Lüftern messen.

### **IN0(V) ~ IN2(V), +5V ~ -5V**

Das Mainboard unterstützt eine Überwachungsfunktion für die Spannungen von CPU und Mainboard. Die integrierte Überwachungselektronik mißt hierzu die Ausgangsspannungen des Spannungsreglers und des Netzteils.

### **Shutdown Temperature**

Falls das Mainboard mit Funktion zur Überwachung der Umgebungstemperatur ausgestattet ist, kann hier eine obere und untere Temperaturgrenze eingestellt werden. Gelangt die Umgebungstemperatur außerhalb dieser Grenzen, dann wird das System heruntergefahren.

## Power Management Setup

ROM PCI/ISA BIOS (2A6LGHZ2A)  
POWER MANAGEMENT SETUP  
AWARD SOFTWARE, INC.

Power Management : User Define	Primary INTR : ON
PM Control by APM : Yes	IRQ3 (COM 2) : Primary
Video Off After : Suspend	IRQ4 (COM 1) : Primary
Video Off Method : V/H SYNC+Blank	IRQ5 (LPT 2) : Primary
MODEM Use IRQ : 3	IRQ6 (Floppy Disk) : Primary
Soft-Off by PWRBTN : Instant-Off	IRQ7 (LPT 1) : Primary
CPU Fan In Suspend : Off	IRQ8 (RTC Alarm) : Disabled
HDD Power Down : Disable	IRQ9 (IRQ2 Redir) : Secondary
Doze Mode : Disable	IRQ10 (Reserved) : Secondary
Suspend Mode : Disable	IRQ11 (Reserved) : Secondary
** PM Events **	
UGA : OFF	IRQ12 (PS/2 Mouse) : Primary
LPT & COM : LPT/COM	IRQ13 (Coprocessor) : Primary
HDD & FDD : ON	IRQ14 (Hard Disk) : Primary
DMA/master : OFF	IRQ15 (Reserved) : Disabled
Wake Up On LAN : Disabled	ESC : Quit            ↑↓←→ : Select Item
Modem Ring Resume : Disabled	F1 : Help            PU/PD/+/- : Modify
RTC Alarm Resume : Disabled	F5 : Old Values (Shift)F2 : Color
	F6 : Load BIOS Defaults
	F7 : Load Setup Defaults

### Power Management

Diese Option legt die Einstellungen der Stromspar-Funktionen fest.

Max Saving - versetzt das System bereits nach einer kurzen Zeit der Inaktivität in den Stromspar-Modus.

Min Saving - wie oben, nur ist die maßgebene Zeit der Inaktivität länger.

Disabled - schaltet die Stromspar-Funktionen ab.

User Defined - erlaubt die Einstellung nach Anwender-Vorgaben.

### PM Control by APM

Falls die Option "No" gewählt wird, wird das System BIOS das APM (Advanced Power Management) ignorieren. Falls die Option "Yes" gewählt wird, unterstützt das System BIOS folgende APM Modi: **DOZE**, **STANDBY** und **SUSPEND**.

### Video Off After

Mit dieser Option wird eingestellt, bei welchem Stromsparmodus der Monitor entsprechend der "Video Off Method" ebenfalls in den Stromsparmodus fällt. Mögliche Einstellungen sind N/A (Monitor wird nicht vom Bios abgeschaltet), Doze, Standby und Suspend.

### Video Off Method

Dieser Punkt bestimmt das Abschaltverhalten für das Video-System.

**V/H SYNC + Blank** : voreingestellt, der Bildschirm wird schwarzgeschaltet und die V-Sync.- und H-Sync.-Signale werden abgeschaltet.

**DPMS**: übergibt die Kontrolle über die Grafikkarte dem Bios, falls die Grafikkarte DPMS-fähig ist.

**Blank Screen:** schaltet lediglich den Bildschirm schwarz.

### **Modem Use IRQ**

Hiermit wird der vom Modem benutzte Interrupt festgelegt: 1, 3, 4, 5, 7, 9, 10, 11, N/A.

### **Soft-Off by PWR-BTTN**

Bei der Einstellung "Instant-Off" fungiert der ATX-Taster wie gewöhnlich als Ein-/Aus-Taster, falls kürzer als 4 Sekunden gedrückt wird. Mit der Einstellung "Delay 4 Sec." bekommt dieser Taster eine zweifache Funktion: drückt man weniger als 4 Sekunden, so wird das System in den Suspend-Modus versetzt, drückt man ihn länger als 4 Sekunden, dann schaltet sich das Netzteil ab (Stand-by).

### **CPU FAN in Suspend**

Mit dieser Einstellung wird bestimmt, ob die Lüfter ausgeschaltet werden sollen, falls das System in den Suspend-Stromsparmodus geht.

### **HDD Power Down**

Wird auf die angeschlossenen Festplatten eine bestimmte Zeit nicht zugegriffen, kann deren Motor abgeschaltet werden. Man kann eine Zeit zwischen 1 und 15 Minuten einstellen oder diese Funktion abschalten (Disabled).

### **Doze Mode**

Falls dieser Punkt mit "Enabled" aktiviert wird, dann wird der CPU-Takt reduziert, nachdem eine festgelegte Zeit der Systemaktivität verstrichen ist. Andere Geräte sind hiervon nicht betroffen und arbeiten mit voller Geschwindigkeit weiter.

### **Suspend Mode**

Falls dieser Punkt mit "Enabled" aktiviert wird, dann werden alle Geräte mit Ausnahme der CPU abgeschaltet, nachdem eine festgelegte Zeit der Systemaktivität verstrichen ist.

### **\*\* PM Events \*\***

PM Events sind Ein-/Ausgabe-Ereignisse, die den Timer für die Stromsparfunktionen (Doze oder Suspend) zurücksetzen können, falls sie aktiviert sind. Falls also zum Beispiel die Einstellung "HDD & FDD" auf ON gesetzt ist, dann führt ein Zugriff auf Diskette oder Festplatte dazu, daß der Zähler, der die Dauer der Inaktivität mißt, auf Null gesetzt wird. Falls sich das System bereits im Stromsparmodus befindet, dann kehrt es bei dieser Aktion in den Normalzustand zurück. Sind die Einstellungen "Wake Up On LAN", "Modem Ring Resume" bzw. RTC Alarm Resume" aktiviert, dann kann eine Aktion bei der Netzwerkkarte, dem Modem bzw. des System-Timers den Rechner sogar einschalten.

Aktivitäten können an folgenden Schnittstellen bzw. Geräten überwacht werden:

**VGA** (Grafikausgabe)

**LPT & COM** (Parallele und serielle Schnittstelle)

**HDD & FDD** (Festplatte und Diskettenlaufwerk)

**DMA/master** (DMA-Kontroller)

**Wake Up On LAN** (Intel-Standard zum Einschalten/Aufwachen des Systems über das Netzwerk)

**RTC Alarm Resume** (hier kann ein Aufwach-Zeitpunkt angegeben werden)

## **Primary INTR**

Falls eingeschaltet (On = Voreinstellung), dann führt ein entsprechendes Ereignis zum Aufwachen des Systems, wenn es sich im Stromsparmodus befindet.

Interrupts (IRQs): Falls ein Ein-/Ausgabe-Gerät die Aufmerksamkeit des Systems erlangen möchte, dann sendet es einen Interrupt an das System. Wenn z.B. die Maus bewegt wird, dann führt ein Interrupt der seriellen Schnittstelle zur Unterbrechung des normalen Programmablaufs, damit das Betriebssystem die neue Maus-Position erfassen und verarbeiten kann.

Falls das Stromspar-Management aktiviert ist, läuft im Normalbetrieb ständig ein Timer, der das System in den Stromsparmodus versetzt, wenn eine bestimmte Zeit abgelaufen ist. Viele Interrupt-Kanäle können als Ereignis definiert werden, bei dem dieser Timer zurückgesetzt werden soll. Falls sich das System dabei bereits im Stromsparmodus befindet, dann gelangt es hierbei wieder in den Normal-Modus.

Folgende IRQ-Kanäle können überwacht werden:

- IRQ3 (COM 2),
- IRQ4 (COM 1),
- IRQ5 (LPT 2),
- IRQ6 (Diskette),
- IRQ7 (LPT1),
- IRQ8 (Echtzeituhr Alarm),
- IRQ9 (IRQ2 Redirection),
- IRQ10 (reserviert),
- IRQ11 (reserviert),
- IRQ12 (PS/2 Maus),
- IRQ13 (Co-Prozessor),
- IRQ14 (IDE 1),
- IRQ15 (IDE 2).

## PCI Configuration Setup (PCI und Plug 'n' Play)

ROM PCI/ISA BIOS (2A6LGHZ2A)  
PNP/PCI CONFIGURATION  
AWARD SOFTWARE, INC.

PNP OS Installed : No	CPU to PCI Write Buffer: Enabled
Resources Controlled By : Manual	PCI Dynamic Bursting : Enabled
Reset Configuration Data : Disabled	PCI Master 0 WS Write : Enabled
IRQ-3 assigned to : PCI/ISA PnP	PCI Delay Transaction : Enabled
IRQ-4 assigned to : PCI/ISA PnP	PCI#2 Access #1 Retry : Disabled
IRQ-5 assigned to : PCI/ISA PnP	AGP Master 1 WS Write : Enabled
IRQ-7 assigned to : PCI/ISA PnP	AGP Master 1 WS Read : Disabled
IRQ-9 assigned to : PCI/ISA PnP	PCI Latency Timer(CLK) : 64
IRQ-10 assigned to : PCI/ISA PnP	PCI IRQ Activated By : Level
IRQ-11 assigned to : PCI/ISA PnP	Assign IRQ For USB : Enabled
IRQ-12 assigned to : PCI/ISA PnP	Assign IRQ For VGA : Enabled
IRQ-14 assigned to : PCI/ISA PnP	
IRQ-15 assigned to : PCI/ISA PnP	
DMA-0 assigned to : PCI/ISA PnP	
DMA-1 assigned to : PCI/ISA PnP	ESC : Quit           ↑↓+* : Select Item
DMA-3 assigned to : PCI/ISA PnP	F1 : Help            PU/PD/+/- : Modify
DMA-5 assigned to : PCI/ISA PnP	F5 : Old Values    (Shift)F2 : Color
DMA-6 assigned to : PCI/ISA PnP	F6 : Load BIOS Defaults
DMA-7 assigned to : PCI/ISA PnP	F7 : Load Setup Defaults

### PNP OS Installed

Wenn für diese Einstellung "Yes" gewählt wird, wird einem Plug-and-Play - Betriebssystem erlaubt, die Kontrolle über die Systemressourcen (mit Ausnahme von PCI-und PnP-Boot-Geräten) zu übernehmen. Die Voreinstellung ist "No".

### Resources Controlled By

Das Award Plug-and-Play BIOS ist fähig, alle Boot- und Plug-and-Play-Geräte automatisch zu konfigurieren. Diese Fähigkeit zeigt jedoch erst Auswirkung, wenn ein Plug-and-Play-Betriebssystem wie Windows 95 eingesetzt wird.

### Reset Configuration Data

Setzt man diese Einstellung auf "Enabled", dann werden die Konfigurationsdaten zurückgesetzt. Diese Einstellung kann vorgenommen werden, falls Probleme mit der automatischen Ressourcen-Verteilung gibt. Beim nächsten Boot-Vorgang steht diese Einstellung wieder auf "Disabled".

### IRQ 3/4/5/7/9/10/11/12/14/15, assigned to

Diese Einstellungen erscheinen, falls die Option "Resources Controlled By" auf "Manual" steht. Es kann dann bestimmt werden, ob einzelne Interrupts nach dem Plug&Play-Verfahren zunächst dem PCI-Bus und dann dem ISA-Bus angeboten werden (Einstellung: PCI/ISA PnP) oder ob sie ausschließlich dem ISA-Bus zur Verfügung stehen sollen (Einstellung: Legacy ISA). Bei nicht-PnP-ISA-Karten kann es nämlich vorkommen, daß der benötigte Interrupt bereits von einer PCI-Karte in Anspruch genommen worden ist, und somit dem ISA-Bus nicht mehr zur Verfügung steht.

### **DMA 0/1/3/5/6/7 assigned to**

Diese Einstellungen erscheinen, falls die Option "Resources Controlled By" auf "Manual" steht. Es kann dann bestimmt werden, ob einzelne DMA-Kanäle nach dem Plug&Play-Verfahren zunächst dem PCI-Bus und dann dem ISA-Bus angeboten werden (Einstellung: PCI/ISA PnP) oder ob sie ausschließlich dem ISA-Bus zur Verfügung stehen sollen (Einstellung: Legacy ISA). Bei nicht-PnP-ISA-Karten kann es nämlich vorkommen, daß der benötigte DMA-Kanal bereits von einer PCI-Karte in Anspruch genommen worden ist, und somit dem ISA-Bus nicht mehr zur Verfügung steht.

### **CPU to PCI Write Buffer**

Mit dieser Einstellung läßt sich ein Zwischenspeicher aktivieren (Enabled), so daß die CPU bis zu 4 Doppelworte zum PCI-Bus schreiben kann, bevor sie unterbrochen wird. Falls diese Einstellung auf "Disabled" steht, dann muß die CPU bei einem Zugriff warten, bis der PCI-Bus Bereitschaft zum Empfang der Daten meldet.

### **PCI Dynamic Bursting**

Falls diese Einstellung aktiviert ist (Enabled), dann wird bei Datentransfers über den PCI-Bus nach Möglichkeit das schnellere PCI Burst Protokoll verwendet, bei dem größere Datenmengen mit nur einem Kommando übertragen werden können.

### **PCI Master 0 WS Write**

Falls diese Einstellung aktiviert ist (Enabled), dann werden Schreibzugriffe auf den PCI-Bus ohne Warteschleifen durchgeführt.

### **PCI Delay Transaction**

Der Chipsatz hat einen integrierten 32-Bit Zwischenspeicher, der Schreibzugriffe zum PCI-Bus um einen Takt verzögern kann. Durch Einschalten dieser Funktion (Enabled) arbeitet der Chipsatz konform zur PCI Spezifikation 2.1.

### **PCI#2 Access #1 Retry**

Diese Chipsatzfunktion kann ein- oder ausgeschaltet werden.

### **AGP Master 1 WS Write**

Standardmäßig werden zur Erhöhung der Betriebssicherheit zwei Wartezyklen bei Schreibzugriffen auf den AGP-Bus eingefügt. Falls "Enabled" gewählt wird, dann werden Schreibzugriffe mit nur einer Warteschleife ausgeführt.

### **AGP Master 1 WS Read**

Standardmäßig werden zur Erhöhung der Betriebssicherheit zwei Wartezyklen bei Lesezugriffen auf den AGP-Bus eingefügt. Falls "Enabled" gewählt wird, dann werden Lesezugriffe mit nur einer Warteschleife ausgeführt.

### **PCI Latency Timer (CLK)**

Die Anzahl von Taktzyklen, die im PCI Latency Timer programmiert wurde, gibt den garantierten Zeitraum für den Chipsatz an, nach dem der augenblickliche Datentransfer abgeschlossen und der PCI-Bus wieder freigegeben sein muß. Hiermit soll sichergestellt werden, daß die PCI-Geräte ein Minimum an Systemressourcen benötigen.

### **PCI IRQ Activated By**

Hiermit stellt man ein, in welcher Weise das Signal zur Interrupt-Anforderung ausgewertet wird "Level" (Pegel) oder "Edge" (Flanke). Die Voreinstellung "Level" entspricht der PCI-Spezifikation und sollte nicht grundlos geändert werden.

### **Assign IRQ for USB**

Mit diesem Menüpunkt läßt sich festlegen, ob dem integrierten USB-Kontroller ein Interrupt zugeordnet werden soll oder nicht. Weil der USB-Kontroller nie abgeschaltet wird, erscheint unter Windows 95 im Gerätemanager ein Fragezeichen beim USB-Kontroller-Eintrag, falls diese Option auf "disabled" steht.

### **Assign IRQ For VGA**

Mit diesem Menüpunkt wird bestimmt, ob der "VGA IRQ Routing table" ein- oder abgeschaltet werden soll. Bei vielen modernen Grafikkarten sollte diese Einstellung auf "Enabled" stehen, damit der volle Funktionsumfang zur Verfügung steht.

## Integrated Peripherals

ROM PCI/ISA BIOS (2A6LGH2A)  
INTEGRATED PERIPHERALS  
AWARD SOFTWARE, INC.

OnChip IDE Channel0 : Enabled OnChip IDE Channel1 : Enabled IDE Prefetch Mode : Enabled Primary Master PIO: Auto Primary Slave PIO: Auto Secondary Master PIO: Auto Secondary Slave PIO: Auto Primary Master UDMA: Auto Primary Slave UDMA: Auto Secondary MasterUDMA: Auto Secondary Slave UDMA: Auto Init Display First : PCI Slot	UART Mode Select : Standard RxD , TxD Active : Hi,Lo IR Transmittiion delay: Enabled Onboard Parallel Port : 378/IRQ7 Parallel Port Mode : SPP ECP Mode Use DMA : 3 EPP Mode Select : EPP1.7
POWER ON Function : BUTTON ONLY KB Power ON Password : Enter Hot Key Power ON : Ctrl-F1 KBC input clock : 8 MHz Onboard FDC Controller: Enabled Onboard Serial Port 1 : Auto Onboard Serial Port 2 : Auto	ESC : Quit           ↑↓←→ : Select Item F1 : Help            PU/PD/+/- : Modify F5 : Old Values (Shift)F2 : Color F6 : Load BIOS Defaults F7 : Load Setup Defaults

### OnChip IDE Channel0/Channel1

Mit dieser Einstellung wird bestimmt, ob der erste bzw. zweite Kanal des integrierten PCI IDE Kontrollers ein- oder ausgeschaltet ist.

### IDE Prefetch Mode

Der "IDE Prefetch Mode" dient zur Beschleunigung der Zugriffe auf IDE-Geräte. Falls dieser Modus durch das angeschlossene Gerät nicht unterstützt wird, dann ist diese Einstellung auf "Disable" zu stellen, um Zugriffsfehler zu vermeiden. Dieses Feld erscheint nicht, falls die IDE-Kontroller mit obiger Option abgestellt worden sind.

### IDE Primary/Secondary Master/Slave PIO

Mit dieser Option wird das PIO-Zeitverhalten für die Festplatten am onboard IDE Kontroller eingestellt. Einstellbar sind PIO-Mode "0", "1", "2", "3", "4" und die Voreinstellung "Auto" für die 4 Festplatten Primary/Secondary Master/Slave.

### IDE Primary/Secondary Master/Slave UDMA

Der auf diesem Mainboard eingesetzte VT82C693-Chipsatz von VIA erlaubt IDE-Datentransferraten bis zu 33 MB/sec durch den Einsatz von sogenanntem "Bus Master UltraDMA/33". Dieser Modus ist jeweils für alle 4 einsetzbaren IDE-Geräte (Primary/Secondary Master/Slave) voreingestellt (enabled) und kann einzeln deaktiviert (disabled) werden.

### Init Display First

Mit dieser Einstellung wird bestimmt, welcher Grafikkadpter vom Bios als erstes initialisiert wird - entweder PCI oder AGP.

### **POWER ON Function**

Mit dieser Einstellung wird die Einschalt-Funktion über PS/2-Maus und/oder PS/2-Tastatur aktiviert bzw. deaktiviert. Mögliche Einstellungen sind "Button Only" (Einschalten nur über den ATX-Ein/Aus-Taster möglich), "HOT-Key" (nur über Funktionstaste, z.B. STRG-F1) und "PS/2-Mouse" (Einschalten über Doppelklick mit der PS/2-Maus). Zusätzlich muß die Position von JP2 (siehe Seite 10) beachtet werden.

### **KB Power ON Password**

Mit diesem Punkt kann das Passwort zum Einschalten des Systems bestimmt werden. Der Rechner kann durch einfaches Eingeben dieses Passwortes eingeschaltet werden.

### **Hot Key Power ON**

Falls die vorherige Einstellung auf "HOT-Key" steht, kann hier die Funktionstaste ausgewählt werden, mit der sich der Rechner einschaltet läßt (<STRG><F1> bis <STRG><F12>). Außerdem läßt sich der Rechner über den ATX-Ein/Aus-Taster ein- und ausschalten.

### **KBC Input Clock**

Mit dieser Einstellung wird die Eingangs-Taktfrequenz des Tastatur-Kontrollers eingestellt: 8 MHz oder 12 MHz.

### **Onboard FDC Control**

Mit diesem Menüpunkt wird ausgewählt, ob die auf dem Mainboard integrierte Schnittstelle für Diskettenlaufwerke eingeschaltet (enable) oder abgeschaltet (disable) sein soll. Falls eine Zusatzkarte mit eingeschalteter Disketten-Schnittstelle verwendet wird, muß "disable" gewählt werden.

### **Onboard Serial Port 1 / 2**

Mit diesem Menüpunkten werden die beiden seriellen Schnittstellen konfiguriert, die auf dem Mainboard integriert sind. Eine manuelle Einstellung von Portadresse und Interrupt ist mit den Optionen "3F8/IRQ4", "2F8/IRQ3", "3E8/IRQ4" und "2E8/IRQ3" möglich. Die Voreinstellung "Auto" konfiguriert die Schnittstellen automatisch. Mit der Option "Disabled" wird die jeweilige Schnittstelle ausgeschaltet.

### **UART Mode Select**

Der zweite serielle Port COM2 kann für Infrarot-Geräte konfiguriert werden. Unterstützt werden die Standards: IrDA(HPSIR) und Amplitudes Shift Keyed IR(ASKIR; d.h. amplitudenmoduliertes Infrarot-Signal). Mit diesem Menüpunkt kann der Modus des Infrarot-Signals eingestellt werden: "IrDA 1.0", "ASKIR", "MIR 0.57M", "MIR 1.15M", "FIR" oder "Standard" (ausgeschaltet).

Bemerkung: FIR ist zur Zeit nicht funktionsfähig.

### **RxD, TxD Active**

Mit dieser Einstellung werden die aktiven Pegel für die Signale RxD und TxD festgelegt.

### **IR Transmission delay**

Hiermit kann eine Verzögerung eingefügt werden, wenn der Infrarot-Zustand vom Rx- zum Tx-Modus oder vom Tx- zum Rx-Modus wechselt (enabled); oder sie kann weggelassen werden (disabled).

### **Onboard Parallel Port**

Mit diesem Menüpunkt wird die auf dem Mainboard integrierte parallele Schnittstelle konfiguriert. Mit "378H", "278H" oder "3BCH" wird die verwendete Portadresse festgelegt. Mit "Disabled" kann diese Schnittstelle ausgeschaltet werden.

### **Parallel Port Mode**

Mit diesem Menüpunkt wird die Betriebsart der auf dem Mainboard integrierten parallele Schnittstelle eingestellt. Auswählbar sind "SPP" (Standard Parallel Port), "EPP" (Enhanced Parallel Port), "ECP" (Extended Capabilities Port) und "EPP+ECP".

### **ECP Mode Use DMA**

Mit dieser Menüoption wird für die auf dem Mainboard integrierte parallele Schnittstelle der DMA-Kanal eingestellt, falls ein "ECP"-Gerät benutzt wird. Einstellbar sind "DMA 1" und "DMA 3". Diese Einstellmöglichkeit erscheint nur, falls nicht die Modi "SPP" oder "EPP" gewählt worden sind.

### **EPP Mode Select**

Mit dieser Menüoption wird der EPP-Modus ausgewählt: Version 1.9 oder 1.7.

## Password Setting

This section describes the two access modes that can be set using the options found on the Supervisor Password and User Password.

ROM PCI/ISA BIOS (2A6LGH2A)  
CMOS SETUP UTILITY  
AWARD SOFTWARE, INC.

STANDARD CMOS SETUP	INTEGRATED PERIPHERALS
BIOS FEATURES SETUP	SUPERVISOR PASSWORD
CHIPSET FEATURES SETUP	USER PASSWORD
POWER MANAGEMENT SETUP	IDE HDD AUTO DETECTION
PNP/PCI CONFIGURATION	SAVE & EXIT SETUP
LOAD BIOS DEFAULTS	Enter Password: <input type="text"/> UT SAVING
LOAD SETUP DEFAULTS	
Esc : Quit	↑ ↓ → ← : Select Item
F10 : Save & Exit Setup	(Shift)F2 : Change Color
Change/Set/Disable Password	

### Supervisor Password und User Password

Um Einstellungen im mit dem Bios-Setup-Programm nur für berechtigte Personen zuzulassen, kann ein Paßwort gesetzt werden. Es können zwei Paßwörter vergeben werden:

für den "Supervisor", der im "Supervisor-Modus" sämtliche Bios-Optionen verändern kann und für den "User", der im "User-Mode" nur über eingeschränkte Rechte verfügt, d.h.: in diesem Modus können kritische Bios-Einstellungen nicht verändert werden.

### Enter Password (Paßwort eingeben)

Geben Sie das Paßwort (max. 8 Buchstaben) ein und drücken die Eingabetaste. Ein bisher gültiges Paßwort wird durch diese Eingabe im CMOS-Speicher überschrieben. Zur Bestätigung der Richtigkeit muß das Paßwort ein zweites Mal eingegeben werden; dann Eingabetaste drücken.

Die Paßwort-Eingabe kann mit <Esc> abgebrochen werden.

Der Paßwort-Schutz wird aufgehoben, wenn man beim Setzen des Paßworts keine Zeichen eingibt, sondern lediglich die Eingabetaste drückt. Nach dem Abschalten des Paßwort-Schutzes wird das System neu gebootet und das Setup-Programm ist wieder frei zugänglich; es erscheint die Meldung:

## **Password Disable (Paßwort nicht mehr gesetzt)**

Im BIOS Features Setup Menü findet man die "Security Option", mit der man auswählen kann, ob der Paßwort-Schutz nur für das "Setup"-Programm gelten soll, oder ob bei jedem System-Bootvorgang nach dem Paßwort gefragt werden soll.

Warnung: Schreiben Sie ein gesetztes Paßwort am besten auf, und bewahren diese Notiz an einem sicheren Ort. Falls Sie es vergessen sollten, kann man auf das System nur noch zugreifen, wenn man den CMOS-Speicher löscht, wie es im Abschnitt "CMOS löschen" oder "Paßwort löschen" beschrieben ist.